

FREQUENCY STABILIZING AUTOMATIC GAIN CONTROL STABILIZER SYSTEM

Patent number: JP61176097
Publication date: 1986-08-07
Inventor: JIYATSUKUSU EMU HANRETSUTO
Applicant: INTENTO PATENT AG
Classification:
- international: H05B41/24
- european: H05B41/295
Application number: JP19850015606 19850131
Priority number(s): US19830500147 19830601

Also published as:

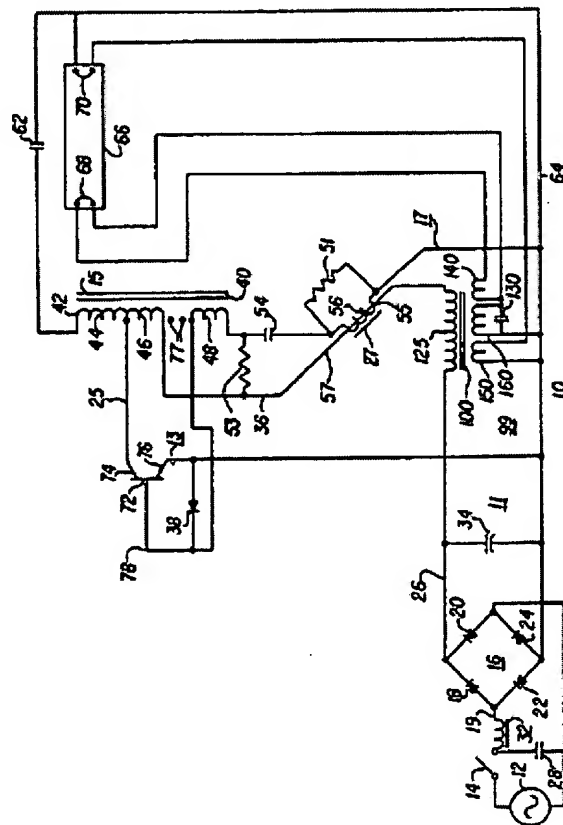
EP0325009 (A1)
EP0210310 (A1)
EP0325009 (B1)
EP0210310 (B1)

Report a data error here

Abstract not available for JP61176097

Abstract of corresponding document: **EP0325009**

A self-regulating, no load protected electronic ballast system (10) is provided which includes a power source (12) for actuating at least one gas discharge tube (66) with a regulated current and limited voltage to maintain the gas discharge tubes (66) input and output power at a predetermined value. The self-regulating, no load protected electronic ballast system (10) includes a filter circuit (11) coupled to the power source (12) with an induction circuit (15) coupled to the filter circuit (11). The induction circuit (15) has a tapped primary winding (42) providing an auto-transformer configuration for establishing the magnitude of the regulated current. The induction circuit (15) includes a trigger control winding (48) for generating a control current and further includes a no load protection circuit (99) for generating a voltage across the gas discharge tube (66) responsive to the regulated current and for maintaining the output voltage at a predetermined value when the gas discharge tube (66) is decoupled from the electronic ballast system (10). In this manner, the output voltage of the ballast system (10) is substantially reduced when the gas discharge tube (66) is electrically decoupled from the overall circuit resulting in a higher reliability and extended life of a particular gas discharge tube (66).



Data supplied from the esp@cenet database - Worldwide

BEST AVAILABLE COPY

What is claimed is:

1. A gain control stabilizer system for frequency stabilization, comprising a power source for operating a gas discharge tube, the gain control stabilizer system further comprising:

(a) frequency control means connected to a power source for determining substantially constant oscillation signals having predetermined frequencies;

(b) switching means linked to the frequency control means for preparing pulsating current corresponding to the substantially constant oscillation signals in the predetermined frequencies; and

(c) inducing means linked to the frequency control means and the switching means, the inducing means generating voltage at an end of at least one gas discharge tube, the voltage corresponding to the pulsating current prepared via the switching means, wherein the inducing means includes an automatic gain control means for maintaining the gain value of the switching means at a predetermined level.

2. The stabilizer system according to claim 1, wherein

the frequency control means includes an oscillation control transformer having one primary winding and a pair of secondary windings, the primary winding being connected to the power source and the inducing means.

3. The stabilizer system according to claim 2, wherein

the frequency control means includes an oscillation control condenser linked to a first secondary winding of the oscillation control transformer, the condenser having a capacitance value determined in advance so as to determine the predetermined frequencies of the oscillation signals.

4. The stabilizer system according to claim 3, wherein

the oscillation control transformer includes one second secondary winding, the second secondary winding having a center tap leading to the power source, and both ends thereof being linked to the switching means.

5. The stabilizer system according to claim 2, wherein

the oscillation control transformer includes an iron core of ferrite material component.

6. The stabilizer system according to claim 5, wherein

the oscillation control transformer operates in a saturated mode when the gas discharge tube actuates.

7. The stabilizer system according to claim 1, wherein

the switching means includes at least a pair of transistors linked to the frequency control means and the inducing means.

8. The stabilizer system according to claim 7, wherein

the switching means includes a first and a second transistor each having a base and a collector-emitter, the emitter being connected to the automatic gain control means.

9. The stabilizer system according to claim 8, wherein

the frequency control means includes an oscillation control transformer having a primary winding, a first secondary winding, and a second secondary winding, the second secondary winding having a center tap leading to the power source, and the bases of the first and the second transistor are linked to both ends of the second secondary winding.

10. The stabilizer system according to claim 1,

the inducing means comprising:

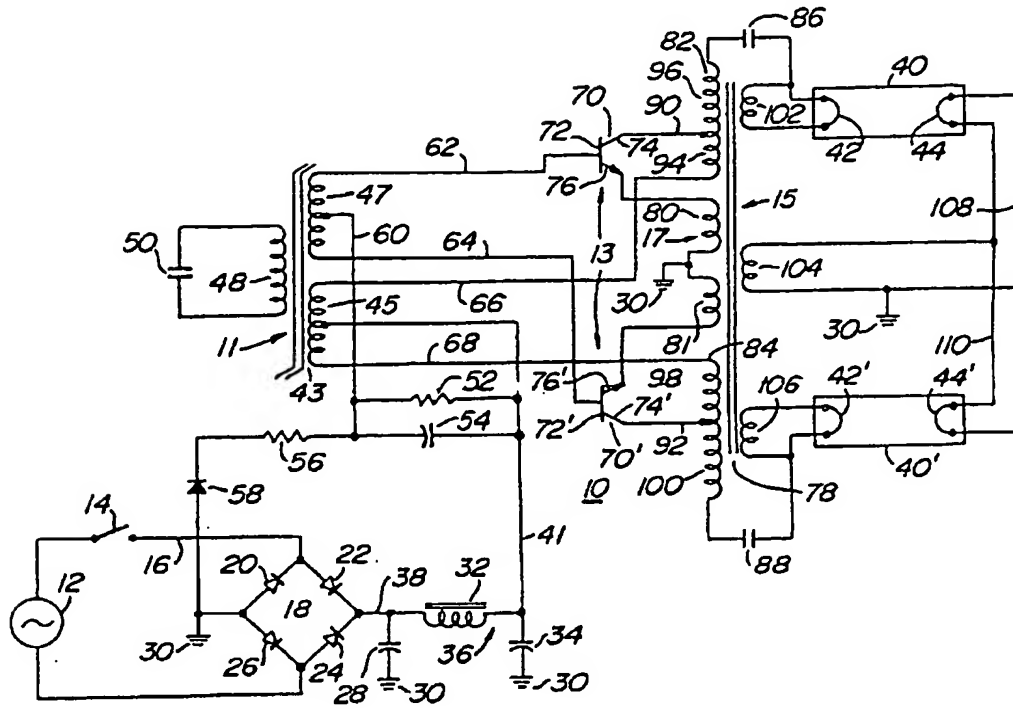
(a) an inverter transformer linked to the switching means and the frequency control means, the inverter transformer having a pair of primary windings provided with a tap and a plurality of secondary windings; and

(b) a pair of coupling condensers each being connected serially to one of the primary windings and one of the gas discharge tubes.

SUMMARY OF THE INVENTION

The present invention relates to a gain control stabilizer system for frequency stabilization, having a power source for operating at least one gas discharge tube including a circuit connected to the power source for controlling frequencies for the purpose of gaining substantially constant oscillation signals having predetermined

frequencies. The present stabilizer system has a switching network linked to the frequency control circuit, by which pulsating current corresponds to substantially constant oscillation signals in predetermined frequencies. One inducing circuit is linked to the switching network for generating voltage at both ends of a gas discharge tube, the voltage corresponding to the pulsating current determined via the switching network. Also, the inducing circuit is linked to the frequency control circuit. The inducing circuit includes an automatic gain control circuit for maintaining the value of the gain of the switching network at a predetermined level.



⑩ 日本国特許庁(JP)

⑪ 特許出願公開

⑫ 公開特許公報(A)

昭61-176097

⑬ Int.Cl.⁴

識別記号

庁内整理番号

⑭ 公開 昭和61年(1986)8月7日

H 05 B 41/24

7254-3K

審査請求 未請求 発明の数 1 (全10頁)

⑮ 発明の名称 周波数安定化自動ゲイン制御安定器システム

⑯ 特 願 昭60-15606

⑰ 出 願 昭60(1985)1月31日

⑱ 発 明 者 ジャックス エム ハ アメリカ合衆国, フロリダ 33470, ロックサハッチー,
ンレット リアウッド ドライブ 3880番地

⑲ 出 願 人 インテント パテント イギリス国, ロンドン エスダブリユ 1 ビー 3 エーテ
エイ ジイ ー, ウェストミンスター, ストレイズゲート7, チモシ
ー エルベス内

⑳ 代 理 人 弁理士 山本 恵一

明 細 書

1. 発明の名称

周波数安定化自動ゲイン制御安定器システム

2. 特許請求の範囲

(1) a ; 所定の周波数を有する事実上一定の発振信号を確定するための電源に接続された周波数制御手段、

b ; 上記所定の周波数において、上記事実上一定の発振信号にตอบสนองする脈動電流を作るための上記周波数制御手段に結合したスイッチング手段、

c ; 上記スイッチング手段によって作られた上記脈動電流にตอบสนองする少くとも一個のガス放電管の端電圧を発生するための、上記周波数制御手段及び上記スイッチング手段に結合された誘導手段であって、上記スイッチング手段のゲイン値を所定のレベルに保持するための自動ゲイン制御手段を含むもの、

から成る、上記ガス放電管を作動させるための電

源を有することを特徴とする周波数安定化ゲイン制御安定器システム。

(2) 前記周波数制御手段は一つの一次巻線と一对の二次巻線とを有する発振制御トランスを含み、上記一次巻線は前記電源と前記誘導手段とに接続されていることを特徴とする特許請求の範囲第1項に記載の安定器システム。

(3) 前記周波数制御手段は前記発振制御トランスの第一の二次巻線に結ばれている発振制御コンデンサを含み、上記コンデンサは前記発振信号の所定の周波数を確定するため、予め定められた容量値を有することを特徴とする、特許請求の範囲第2項に記載の安定器システム。

(4) 前記発振制御トランスは一つの第二の二次巻線を含み、上記第二の二次巻線は前記電源に至る中央タップを有し、その両端は前記スイッチング手段に結合されていることを特徴とする、特許請求の範囲第3項に記載の安定器システム。

(5) 前記発振制御トランスはフェライト材成分の鉄心を含むことを特徴とする、特許請求の範囲

第2項に記載の安定器システム。

(6) 前記発振制御トランスは、前記ガス放電管が作動したとき飽和モードにて動作することを特徴とする、特許請求の範囲第5項に記載の安定器システム。

(7) 前記スイッチング手段は少くとも一対のトランジスタを含み、これらトランジスタは前記周波数制御手段並びに前記誘導手段に結合されていることを特徴とする、特許請求の範囲第1項に記載の安定器システム。

(8) 前記スイッチング手段は第一及び第二のトランジスタを含み、上記第一及び第二のトランジスタの各々はそれぞれベース、コレクタエミッタ、を有し、上記エミッタが前記自動ゲイン制御手段に接続されていることを特徴とする、特許請求の範囲第7項に記載の安定器システム。

(9) 前記周波数制御手段は一次巻線、第一の二次巻線及び第二の二次巻線を有する発振制御トランスを含み、上記第二の二次巻線は前記電源に至る中央タップが出ており、前記第一及び第二のト

ランジスタのベースが上記第二の二次巻線の両端に結ばれていることを特徴とする、特許請求の範囲第8項に記載の安定器システム。

00 前記誘導手段は、

(a) 前記スイッチング手段及び前記周波数制御手段に結合され、タップ付きの一対の一次巻線及び複数の二次巻線を有するインバータトランス、及び

(b) 各々が上記それぞれの一次巻線の一方と、前記ガス放電管の一つに直列に接続される一対の結合コンデンサ、

を含むことを特徴とする、特許請求の範囲第1項に記載の安定器システム。

3. 発明の詳細な説明

発明の背景

発明の分野

本発明はガス放電管の電子式安定器システムに関するものである。特に、本発明は蛍光形のガス放電管の電子式安定器システムに適し、また周波数が安定化されている電子式安定器システムに関

するものである。更にまた、本発明は自動ゲイン制御回路を有する電子式安定器システムに適するものである。更に言えば、本発明は、周波数安定化を施した自動ゲイン制御回路網のことを考え、組合せる電気部品数を最小にすることを満足せしめるような、電子式安定器システムに関するものである。

先行技術

ガス放電管、特に蛍光管に関する電子式安定器システムは技術の分野において既に知られているところであり、その上複数の蛍光放電管に関する安定器システムもまた知られている。

しかし、先行技術による安定器システムの多くにおいては、その包含する切換回路のゲインは調整するか、整合させるかする必要があり、この事は個々の電流ゲインに関係なく、構成パワートランジスタの出力を本質的に等しく保つため、ポテンシオメータとか付加電子回路といった構成要素を追加する結果となる。このような要素の追加は、そういう先行技術に基づく安定器システムの縮容

積と価格を増加させてしまう。

その他、電源周波数の倍以上の周波数で動作する多くの先行技術による安定器システムでは、動作周波数は一定でなく、電源電圧あるいは負荷電流、若しくはその両者によって変化するのである。この周波数が変動することに基づくそのような先行技術によるシステムは、複数の蛍光灯の中の一本を電気的に全体回路から取去るとき、フリッカ効果を生ずる原因となることがある。ある場合には、蛍光灯の中の本を回路から取去ると、第二の蛍光管が全く消えてしまうということも起り得るのである。

本発明の要約

本発明は、所定の周波数を有する本質的に一定発振信号を得るため、電源に接続された周波数が制御される回路を含み、少くとも一本のガス放電管を作動させるための電源を有する、周波数安定化ゲイン制御安定器システムに関するものである。本安定器システムは周波数制御回路に結合されたスイッチング回路網を有しており、脈動電流が所

定の周波数において本質的に一定の発振信号に
 応答することを得ている。スイッチング回路網によ
 って定まる脈動電流に反応する、ガス放電管の両
 端における電圧を発生するためのスイッチング回
 路網、並びに周波数制御回路に一つの誘導回路が
 結合されている。この誘導回路には、スイッチン
 グ回路網のゲインの値を所定のレベルに維持す
 るための自動ゲイン制御回路がある。

提案された実施例の説明

さて上記図面によれば、一対のガス放電管 40 及
 び 40' の中少くとも一つを作動させるための電源 12
 を有する、周波数安定化自動ゲイン制御安定器シ
 ステム 10 が示されている。ガス放電管 40 及び 40' は
 それぞれ第一のフィラメント 42、42'、第二のフィ
 ラメント 44、44' を有する標準蛍光形システムと考
 えてよい。

なお、以下のパラグラフにおいて述べるとおり、
 安定器システム 10 は周波数制御機構の必要を満し
 ているが、この周波数制御機構は周波数安定化を
 考慮して、ガス放電管 40 及び 40' のどちらかがシス

ている。

更に図面によれば、電源 12 が周波数安定化自動
 ゲイン制御電子式安定器システム 10 に電力を供給
 するため示されている。図面に示す実施例におい
 ては、電源 12 は、120、240 又は 270 V といった標
 準電圧を持った交流電源、あるいは受入れること
 のできる交流電源電圧の交流電源として示してあ
 る。一般的に言えば、電源 12 は直流電源でもよく、
 システム 10 の内部ででも外部からでも、以下のパ
 ラグラフに述べるように、技術的によく知られて
 いるようにブリッジ回路と尹波要素を取除くこと
 によって電力を供給する。説明するという目的上、
 電源 12 は以下のパラグラフにおいては、説明しよ
 うとする実施例に対して交流電源として記述する
 こととする。

システム 10 に対する電気エネルギーは、電源 12
 からスイッチ 14 を経由して供給されるが、このス
 イッチは単極単投 (SPST) スイッチ機構といっ
 た標準化スイッチ要素でかまわない。

電気は電力線 16 を通って整流回路 18 に入力され、

テム 10 より電氣的に除かれたとき面倒なフリッカ
 を生ずることなく普通に動作できるという利点が
 ある。

図面によれば、ガス放電管 40 又は 40' の少くと
 も一方を作動させるための電源 12 を有する電子式
 安定器システム 10 は、周波数制御回路 11 を含んで
 いるが、この回路は所定の周波数の本質的に一定
 の発振信号を確定するため電源 12 に結合されてい
 る。もっと全体的に考えると、安定器システム 10
 はスイッチング回路網 13 を含んでいるが、これは
 所定の周波数で出される本質的に一定な発振信号
 に応答する脈動電流を確立するための周波数制御
 回路 11 と電氣的に接続されている。誘導回路 15 が、
 スwitchング回路網 13 で確立した脈動電流に反応
 するガス放電管 40 並びに 40' の両端に予め定められ
 た電圧を作り出すために、周波数制御回路 11 とス
 witchング回路網 13 の双方に結合されている。以
 下のパラグラフに詳述するように、スイッチン
 グ回路網 13 のゲインの値を所定のレベルに維持す
 るため、誘導回路 15 は自動ゲイン制御回路 17 を含ん

電源交流電圧が全波整流される。整流回路 18 は既
 知の標準的技術である全波整流ブリッジ回路でよ
 い。この全波整流ブリッジ回路 18 はダイオード 20、
 22、24 及び 26 で構成し、電源 12 からの交流電圧につ
 いて必要な整流を行うことができる。

全波整流ブリッジ回路 18 で整流すると、出力ラ
 イン 38 を脈動直流電圧信号が通過し、尹波回路 36
 に印加される。尹波回路 36 は整流回路 18 から出
 てくる脈動直流電圧を尹波し、且つ出力ライン 38 で
 ブリッジ回路 18 に電氣的に結合されている。

以下のパラグラフで更に説明する全体構成によ
 れば、尹波回路すなわち回路網 36 は脈動直流電圧
 信号を平均化して、事実上連続的な平滑化信号を
 システム 10 に与えるのである。整流すなわちブリ
 ッジ回路 18 は直流電源の戻り道としてアース 30 に
 つながっており、一方その反対側の端は尹波回路
 36 に直流電源入力を与えている訳である。

尹波回路 36 には、整流回路 18 に関して直列に結
 合されたチョークコイル 32 と、その両端に接続し
 た一対のフィルタコンデンサ 28 と 34 がある。最初

のコンデンサ28は図面に示すとおり、一端は出力ライン38とチョークコイル32に電氣的に接続され、他端はアース30につながっている。図に見るように、チョークコイル32は全波整流ブリッジ回路18と電源入力ライン41に関して直列に結合されている。チョークコイル32は更に一端が最初のフィルタコンデンサ28と出力ライン38に接続されており、他端が第二のフィルタコンデンサ34につながっている。第二のフィルタコンデンサ34は従ってチョークコイル32と電源入力ライン41に接続しており、またアース30にも接続されている。そして第二のフィルタコンデンサ34とチョークコイル32との組合せが、全波整流ブリッジ回路18から供給される120Hzの脈動直流電圧を平均化するように働く。その上この組合せにより、システム10が必要とする電流を平均値に保つことができ、受入れられない程遅れたり進んだりする力率を作ることがない。この不利な位相の遅れや進みは、脈動直流電圧の平滑化に関するそれだけの手段として大きなインダクタンスあるいは大きなキャパシ

250.0 Vのコンデンサである。

電源入力ライン41を流れる電流信号は、互に並列関係に接続されているバイアス抵抗器52とバイアスコンデンサ54に投入される。バイアス抵抗器52とバイアスコンデンサ54とは、周波数制御回路11の発振制御トランス(変成器)43の中央タップライン60に電氣的に結合される。発振制御トランス43は図に見られるとおり、誘導回路15と電源12に結合された一次巻線45と一対の二次巻線47と48がある。見ると分るように、発振制御トランスの一次巻線45はその中央タップが電源入力ライン41に接続されている。発振制御トランス43の二次巻線47は中央タップが中央タップライン60に接続されている。発振制御トランス43はこのようにして電源12に結合されており、中央タップ付き一次巻線45並びに一対の二次巻線47及び48を有し、二次巻線47もまた中央タップライン60が中央タップにつながっている。中央タップライン60によって第二の二次巻線47に設けられている中央タップは、この中央タップに関して考えたとき反対極性の発

タンスが使用される場合には現れる可能性がある。

説明のためチョークコイル32がシステム10に組込まれていないとすると、第二のフィルタコンデンサ34は、それが各サイクルにおいて充電を始めるとき、一般にサージ電流と称している電流増加をひき起す。チョークコイル32を組込むとそのインダクタンスが各サイクルの間中エネルギーを蓄え、電源12から見て平滑化した平均電流を供給する、第二のフィルタコンデンサ34の初期充電電流を準備することになる。

ここで示す実施例においては、最初のフィルタコンデンサ28とチョークコイル32の組合せが360Hzに同調するよう調整され、全波整流ブリッジ回路18が供給する120Hzの脈動をする直流電圧に対して第三高調波フィルタを形成するように要素28と32の値が選ばれている。ある特定の動作システムでは、第一のフィルタコンデンサ28は250 V無極性の2.0 μ Fコンデンサが良い。またこのときチョークコイル32は約97.0 mHのインダクタでよい。第二のフィルタコンデンサ34は市販の1000 μ F、

振信号を作り出す。

バイアス抵抗器52とバイアスコンデンサ54とはバイアス電圧を作り、システム10に初めて電源が投入されたとき発振を始めさせる。一つの動作システムでは、バイアス抵抗器52は約 $470 \times 10^3 \Omega$ の値がよく、バイアスコンデンサ54は約1.0 μ Fがよい。

電流制限抵抗器56と阻止ダイオード58が直列に中央タップライン60に接続されている。ここで述べている発明の概念にとって重要ではないけれども、電流制限抵抗器56は約15.0 Ω でよく、その消費電力定格は約0.5ワットである。

電流制限抵抗器56と阻止ダイオード58の直列回路は、一度システム10が発振位相に入ったら発振制御トランスの第二の二次巻線47に発生する発振信号のアースへの帰線のため設けられているものである。はっきりとわかるように、二次巻線47のバイアス回路は互に他と並列に接続されたバイアス抵抗器52とバイアスコンデンサ54を含んでいる。この並列回路は中央タップライン60を介して発振

制御トランスの第二の二次巻線47の中央タップに関して直列に結合されていて、結合発振信号を開始させる。

実際、上記並列回路は、スイッチ14を閉の位置にすると安定器システム10の動作を開始させる。

また一度システム10が発振し始めると、電流制限抵抗器56は中央タップライン60と阻止ダイオード58とに対して直列に接続されているので、発振信号の戻り回路を与えることになる。

発振制御トランス43を含む周波数制御回路11は、第一の二次巻線48に並列に結合された発振制御コンデンサ50をも包含している。説明のためだけであるが、発振制御コンデンサ50は例えば約0.001 μ Fの値を有することができる。

発振制御コンデンサ50の値と、第一の二次巻線48が与えるインダクタンスとは、発振信号のための所定の周波数を作り出す。発振制御トランス43の第一の二次巻線48のインダクタンスと発振制御コンデンサとの並列組合せが、システム10用の安定な発振周波数を作り出す共振回路を形成する訳

のトランスを用いると満足に動作するが、これはガス放電管40及び40'を動作させている飽和モードで働かせることができる。

電子式安定器システム10はスイッチング回路網13を含むことは既に述べたが、その回路網13とは発振制御トランス43と帰還(フィードバック)関係で結ばれているトランジスタ70及び70'の組より成る。この回路は発振信号が生ずるのに応じて電流信号のスイッチングを可能にするものである。発振制御トランス43の二次巻線47に関して、中央タップライン60に流入する電流は分割され、第一のトランジスタライン62と第二のトランジスタライン64の両方に流れ込む。第一及び第二のトランジスタ70及び70'はそれぞれベース72、72'、エミッタ76、76'、並びにコレクタ74、74'を有する。第一及び第二のトランジスタ70、70'はNPN形である。

第一及び第二のトランジスタライン62及び64の電流は、それぞれ第一及び第二のトランジスタ70及び70'のベース72と72'へ向って流れる。第一及

である。この第一の二次巻線48のインダクタンスは巻線の巻数と、巻線が巻かれている磁芯材料の特性とによって決る。発振の周波数は回路要素48と50で決るのであるから、その周波数はシステム10が動作している電圧や、負荷がとる電流とは無関係であることは明かである。従ってシステム10は回路要素48と50の部品定数によって予め定まる安定な周波数で動作し、システム10、負荷、あるいは外部の配電システムなどのどこで起る変動にも無関係である。

一つの動作実施例においては、発振制御トランスの一次巻線45は#26番線を7.0回巻いたものでよく、電源入力ライン41につながる中央タップを有し、従ってタップの両側に3.5巻きずつがあることになる。発振制御トランスの第二の二次巻線47は#26番線を5.0回巻いたものでよく、中央タップライン60につながる中央タップを有し、従ってタップの両側に2.5巻きずつがあることになる。第一の二次巻線48は#28番線を150.0回巻いたものでよく、発振制御トランス43はフェライトコア

び第二のトランジスタ70及び70'の中の一つは、間違いなく他よりもわずかに高いゲインを有している筈だから、先ず導通状態に"on"される。第一又は第二のトランジスタ70あるいは70'の何れかが導通状態になると、もう一方のトランジスタを、トランジスタ70又は70'の中の一つが導通状態、すなわち「on」状態にある時間間隔の間非導通状態に保つことになる。

説明のため第二のトランジスタ70'が導通状態に入っていると仮定すると、第二のトランジスタのコレクタ74'の電圧レベルは、約1.0V以内で第二のトランジスタのエミッタ76'の近くまで持ち越される。回路図でわかるとおり、エミッタ76'はインバートランスのゲイン制御二次巻線81に電気的につながっており、二次巻線81自身はまたアース30に結ばれている。このようにしてベース駆動電流の経路が完結する。第一のトランジスタ70のエミッタ76はインバートランスのゲイン制御二次巻線80につながっており、二次巻線80は二次巻線81の場合と同様にアース30に結合されている。

誘導回路15は前述したとおり、スイッチング回路網13に電氣的に接続されているインバータトランス78を含んでいる。またインバータトランス78は周波数制御回路11にも接続されており、一對のタップ付き一次巻線82と84、複数の二次巻線102、104、106及びインバータトランスゲイン制御二次巻線80及び81を有する。誘導回路15は更に一對の結合コンデンサ86と88をも包含しており、それらはそれぞれの一次巻線82と84にも、ガス放電管40及び40'にも直列に接続されている。

こうしてインバータトランス78は第一のインバータトランス一次巻線82並びに第二のインバータトランス一次巻線84を持っており、各一次巻線82は発振制御トランス一次巻線45の両端にライン66と68と84を通じてそれぞれ結合されている。

以下述べるように、インバータトランス78の一次巻線82及び84はオートトランス構成を与えるようにタップが出してある。特に、インバータトランスの第一の一次巻線82は、その一部を第一のトランジスタ70のコレクタ74に電氣的に接続するトランジスタタップライン90をそのタップに結合し

ップライン90を通して第一のトランジスタ70のコレクタ74に流れこむからである。

同様にして、第二のトランジスタ70'のコレクタ電流は代った半サイクルの間、発振制御トランスの一次巻線45に対する帰還モードにある。それはコレクタ電流が電源入力ライン41から発振制御トランスの一次巻線45及び結合ライン68を通して、インバータトランスの第二の一次巻線84並びに第二のトランジスタ70'のコレクタ74へと流れ、次いで第二のトランジスタ70'のコレクタ74へと流れこむからである。

各半サイクルの間発振制御トランスの一次巻線45の中を流れるコレクタ電流は、発振制御トランス43の鉄心を飽和させる磁束を発生する。一次巻線45を流れることが出来る最大電流は印加電圧を、一次巻線45の片方の半分のインピーダンス、インバータトランスの第一の一次巻線の第一の部分94又はインバータトランスの第二の一次巻線の第一の部分98のインピーダンス、及び第一又は第二のゲイン制御二次巻線80、81のインピーダンスの三

倍である。従って発振制御トランスの一次巻線45は、インバータトランスの第一の一次巻線82の第一の部分94へライン66を介して接続され、更にタップライン90へ、そして第一のトランジスタコレクタ74へと結合されている。同様に、発振制御トランスの一次巻線45の反対側の端はライン68を介してインバータトランスの第二の一次巻線84に接続され、更に第二のトランジスタのコレクタ74'に接続された第二のトランジスタのタップライン92に結合されている。

飽和トランスが帰還電圧の大きさによって駆動される先行技術のシステムとは異り、提案する電子式安定器システム10は電流駆動である。ある半サイクルの間は、第一のトランジスタ70のコレクタ電流は発振制御トランスの一次巻線45と共に帰還モードにある。それはこのコレクタ電流は発振制御トランスの一次巻線45の半分を通じて電源入力ライン41から流れ、次いでインバータトランスの第一の一次巻線82の第一の部分94にライン66によって結ばれ、そこから第一のトランジスタのタ

者の和で割ることによって決る。

この電流が増加を止めると、磁束は反転し、入力電圧では極めて少ししか変化しない発振の周波数を決める。飽和に達すると磁束は急速になくなるから、発振制御トランス43の第一の二次巻線48に誘起される電圧は、第一の二次巻線48のインダクタンスと発振制御コンデンサ50の容量との積の平方根に π の値の2倍を乗じたものに等しい周波数を有している。これは一次巻線45のインパルス電流によって生じる強制振動であるから、第一の二次巻線48に発生する電圧は第二の二次巻線47の第一の二次巻線48に対するステップダウン巻数比だけ減少する。第一の二次巻線48における電圧波形の形状は事実上正弦波であるが、第二の二次巻線47からベース駆動ライン62又は64に加えられる電圧は、第一のトランジスタ70あるいは第二のトランジスタ70'のベース-エミッタ接合のダイオード作用のクリッピング効果によって平に切取られる。従って、この電圧は導通時の間事実上一定の振幅を持っており、「off」時間中はほぼ直線状で

ある。デューティファクタは電源電圧によって決る動作限界の間で一定のままである。

第二のトランジスタ70が「on」にスイッチングされたとき、電流は電源入力ライン41から、発振制御トランスの一次巻線45の半分を通してその中央タップを通りライン68へ流れ込む。この電流はインバータトランスの第二の一次巻線84の第一の部分98を通して、第二のトランジスタ70のコレクタ74へ流れる。第二のトランジスタ70は「on」であるから、電流はコレクタ70からインバータトランスの第二のゲイン制御二次巻線81に結合されているエミッタ76へ流れ、それからアース30に向う。このアースはトランジスタ70を通る電流路を完結する。第二のトランジスタ70がとるコレクタ電流は発振制御トランスの一次巻線45の一部を電流が流れるようにし、発振制御トランスの二次巻線47並びに48に電圧を誘起する。発振制御トランスの第一の二次巻線48に誘起した電圧はシステム10内の発振周波数を確定する。また発振制御トラ

一のゲイン制御二次巻線80を通じてアース30に流れる。

既に示されたように、このプロセスは繰返し性のもので、電源12がスイッチ14を介してシステム10に接続されている限り連続発振を生じる。

古典的トランジスタ理論からわかるとおり、あるトランジスタのエミッタ電流はベース電流とコレクタ電流との結合したものである。安定器システム10の動作では、例えばトランジスタ70が「on」状態にあるとき、エミッタ電流のベース電流成分はアース30から阻止ダイオード58に流れ、それから電流制限抵抗器56を通してタップライン60へ、発振制御トランスの二次巻線47の片側半分の巻線を通してライン62を過ぎ、ベース72へと流れる。ベース72から電流は、トランジスタのエミッタ76を経てインバータトランスのゲイン制御二次巻線80を通り、アース30に戻ってくる。次の半サイクル間は、第二のトランジスタ70が「on」状態にあり、ベース電流はアース30から阻止ダイオード58、電流制限抵抗器56、中央タップライン60を通

シスの第二の二次巻線47にも誘起電圧が発生するが、これは「off」状態にあったトランジスタ70あるいは70が「on」となるようにバイアスされようとする、所定の位相を有している。「on」状態にあったトランジスタ70又は70は巻線47の反対側の端にあり、そういうトランジスタは「off」状態になるようにバイアスされようとしている。

本例に関しては、電流は発振制御トランスの二次巻線47の一端から、ライン62を通して第一のトランジスタ70のベース72に流れて、トランジスタ70を「on」状態にする。第一のトランジスタ70に向う電流は電源入力ライン41から、発振制御トランスの一次巻線45の中央タップを通して、更に巻線45の片側半分を通してライン66に流れ、このラインをインバータトランスの第一の一次巻線82の第一の部分94に接続する。電流はこの後第一のトランジスタ70のコレクタ74に流れる。トランジスタ70は「on」状態にあるから、電流はコレクタ74からエミッタ76に流れ、インバータトランスの第

二次巻線47に達する。この巻線47中の電流はライン64を通して第二のトランジスタ70のベース72へ入り、それからベースエミッタ間接合72、76を経てインバータトランスの第二のゲイン制御巻線81へ流れ、アース30に戻る。そこで今見てきたように、安定器システムが発振状態にあるときは各半サイクルの間ベース電流の経路は完結されるのである。

発振制御トランス二次巻線47の中央タップはアース30に関して負極性になるが、第一又は第二のトランジスタ70又は70のエミッタ電圧に関しては正極性となる。一般に、発振回路が正しく動作するには、先行技術のシステムに使用されるトランジスタは互いに極めてよく整合したものでなければならぬか、あるいはトランジスタの各ゲインが外部の部品によって一致したゲインとなるように調整する必要がある。明らかに、そういう方法は価格の増大と回路の複雑さを増すことになる。

周波数安定化自動ゲイン制御安定器システム10では、従来技術では普通のことになっているよう

な、トランジスタの整合とか外部部品によるゲインの制御をマニュアルで行うといったことを必要とせず、ゲイン制御を達成する独特の方法を備えている。安定器システム10は、インバータトランス78の複数の二次巻線の中80と81の一对の巻線をはじめとする自動ゲイン制御回路17を包含している。図面に明かに示すように、インバータトランスのゲイン制御二次巻線80及び81は、第一並びに第二のトランジスタ70及び70'のエミッタ76及び76'に結合されている。以下のパラグラフに示すように、自動ゲイン制御回路17の二次巻線80及び81は、第一及び第二のトランジスタ70、70'の各エミッタ76と76'に負帰還電圧を与えるため所定の仕方では巻かれている。一次巻線82の第一の部分94を通じてコレクタ電流が流れると、インバータトランスの第一のゲイン制御二次巻線80に誘起電圧が発生し、その位相は第一のトランジスタ70のエミッタ76にアース30に対して負のバイアスをかける方向とし、第一のトランジスタ70に負帰還を与える。この基準帰還電圧は、第一のトランジスタ70のコ

ル経路を流るので、実用上ベース電流は等しくすることができる。見かけ上のトランジスタゲインは両トランジスタ70と70'に関して同じとなり、インバータトランスの第一及び第二のゲイン制御二次巻線80及び81に発生する負帰還によって自動的に制御される。

インバータトランスの第一及び第二のゲイン制御二次巻線80又は81とアース30との間に現れるエミッタ帰還電圧のそれぞれの極性、並びにベース72又は72'とアース30との間に現れるベース駆動電圧は負であるけれども、その相対的大きさは、ベース電圧がトランジスタ70及び70'の導通時にはエミッタ帰還電圧に関して正極性である。「off」状態のときは、ベース電圧もエミッタ帰還電圧もアース電位に関して正であるが、両者間の電圧の差は、ベース72又は72'が対応するエミッタ76又は76'に関して約2.5Vだけ負にバイアスされる関係にあり、このため消滅時間が速くなり、蓄積時間は短かく、従ってトランジスタ70及び70'における電力消費が小さくなる。電源入力ライン41を通じて

レクタ電流である、一次巻線82の第一の部分94を流れる電流に比例する。同様にして、代る半サイクルにおいては、第二のトランジスタ70'のコレクタ電流は第二の一次巻線84の第一の部分98を流れ、第二のトランジスタ70'に負帰還をかけることになる。

第一及び第二のトランジスタ70及び70'のコレクタ電流はそれぞれのトランジスタのベース電流とゲインの関数であるから、各トランジスタ70及び70'のベース電流が事実上等しいと仮定すれば、コレクタ電流の差は各トランジスタ70及び70'のゲインに比例する。コレクタ電流に比例する負帰還を与えることにより、各トランジスタ70及び70'のゲインは予め決めた値に制御することができる。負帰還は各トランジスタのゲインを所定の値、すなわち製造業者が指定するトランジスタの最低ゲインよりも小さく制限するから、回路より見た各トランジスタのゲインは事実上等しくなる。

電流制限抵抗器56及び中央タップライン60中を流れるベース電流は各トランジスタ回路を通る対

加えられる直流電圧は電源12からの交流入力電圧の増加に伴って増加するから、ベース電圧とエミッタ帰還電圧は共にその大きさが増すが、相対的な両者の差は一定のまま残り、事実上選んだトランジスタと電力出力の形式に対して0.7Vに等しい。

図に示しここに説明している実施例においてインバータトランス78は、フェライト鉄心材のトランスであって、トランス78の磁路にリラクタンス(磁気抵抗)を加え、磁性材料が飽和するのを防ぐため0.040インチの空隙を有する。特にシステム10においては、インバータトランスの一次巻線82と84はそれぞれ76.5回巻かれた第一の部分94及び98、並びにそれぞれ16回の巻線より成る第二の部分96及び100を持っている。またゲイン制御二次巻線80及び81は各3.0回巻線が巻かれている。またインバータトランス78のヒータ用二次巻線102、104、106は各々2.0回の巻線より形成することができる。

既に前記したとおり、インバータトランスのタ

タップ付き一次巻線82と84は、この種の単巻変圧器（オートトランス）構成では、一次巻線として作用する第一の部分94及び98と、二次巻線として作用する第二の部分96及び100とを有する単巻変圧器構成を設けるようにタップが出してある。こういう形式の構成では、一次巻線相当部分94と98の電圧がそれぞれ、二次巻線相当部分96と100に起る二次電圧に加えられる。

さてインバータトランス78に関しては、例えば導通状態にあるトランジスタ70'のコレクタ74'を通り、一次巻線相当部分98を通して電流は流れることがわかる。スイッチングが起ると、トランジスタ70'は非導通状態になり、電流の急激な変化が起り、一次巻線相当部分98には高電圧約240.0 Vを、また二次巻線相当部分100には約80.0 Vを生ずる。これらは単巻変圧器構成のため加え合せられる。この加算電圧は第二の結合コンデンサ88に現れる。同様に、98の部分の電圧と同様の高電圧が一次巻線相当部分94に誘起する。96の部分は巻線部分100と同様の電圧値を与える。それは単巻変

圧の第一のフィラメント42と42'にも結合されている。フィラメントヒータ用二次巻線102及び106は第一及び第二の結合コンデンサ86及び88の各々に関してそれぞれ直列に接続されているが、これらは一次巻線相当部分94及び98と、二次巻線相当部分96及び100とにそれぞれ誘起される電圧の和をガス放電管40及び40'に放電させるためのものである。

明かにわかるように、インバータトランス78のフィラメントヒータ用二次巻線102と104はガス放電管40のフィラメント42及び44を加熱する。同様にインバータトランス78のフィラメントヒータ用二次巻線104と106はガス放電管40'のフィラメント44'及び42'を加熱する。

蛍光管40及び40'中に放電される誘起電圧は電流を、フィラメント42及び42'からフィラメント44及び44'へそれぞれ流させる。フィラメント44及び44'は共にフィラメントのリード線108を通過してアース30に結ばれている。

ガス放電管40及び40'の第二のフィラメント44及び

44'はライン108と110によって互に並列に接続されている。

誘起電圧は、第一の結合コンデンサ86を介してガス放電管40に印加されるからである。

第一のトランジスタ70が「off」状態にスイッチングされるとき、第一の一次巻線82に誘起される電圧は、第二のトランジスタ70'が「off」状態にスイッチングされるとき巻線82に誘起される電圧と、事実上値は等しく極性は反対である。従って、周波数制御回路11で確立される、所定の周波数である交流電圧が発生することがわかる。同様に、第二の一次巻線84に誘起される電圧もまた前記同様所定の周波数で交番し、第一の一次巻線82に発生する電圧と位相が約180°異なる。それはトランジスタ70と70'の何れか一つだけが一回の時間間隔では「on」か「off」かどちらかの状態をとることができるからである。

第一及び第二の結合コンデンサ86と88はそれぞれ、インバータトランス78のタップ付き一次巻線82及び84に接続される。コンデンサ86と88はまた誘起電圧信号を放電させるため、ガス放電管40と

44'はライン108と110によって互に並列に接続されている。

フィラメントヒータ用二次巻線104はガス放電管40及び40'の第二のフィラメント44及び44'と並列に結合されている。同様に、フィラメントヒータ用二次巻線102と106はそれぞれ第一のフィラメント42及び42'に並列に結ばれている。従って、第一のフィラメント42及び42'はフィラメントヒータ用巻線102と106によって加熱され、第二のフィラメント44と44'はフィラメントヒータ用二次巻線104からのヒータ電流を分ち合うことになる。巻線104はアース30に結ばれているので、誘起放電電流の電流経路を用意していることになる。

4. 図面の簡単な説明

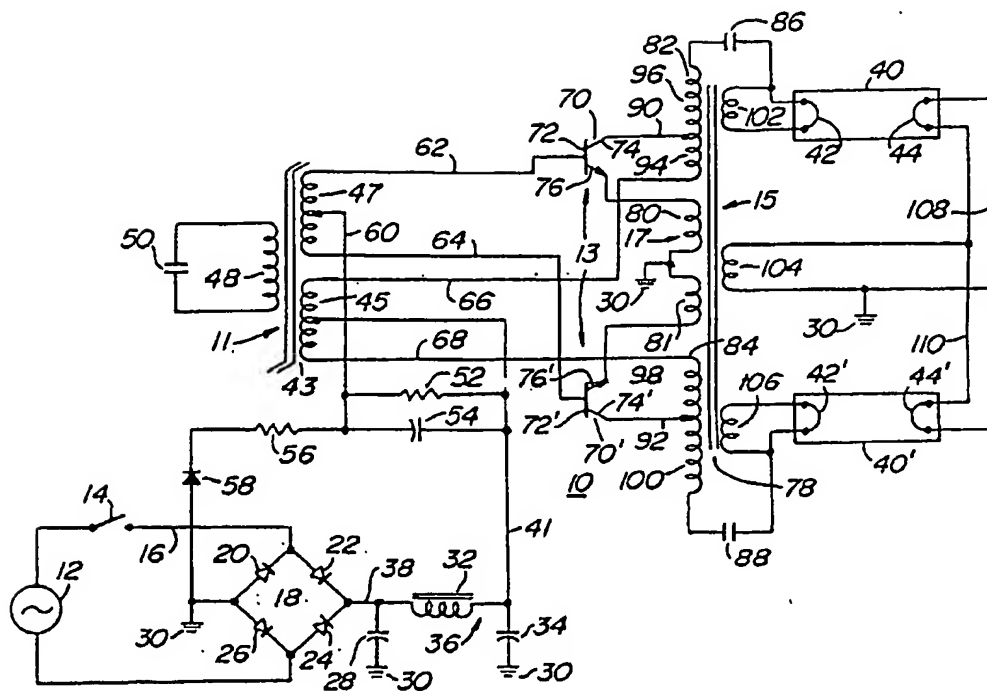
添付図面は本発明による周波数安定化自動ゲイン制御安定器システムの回路図である。

特許出願人

インテント パテント エイ ジー

特許出願代理人

弁理士 山 本 恵 一



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☐ FADED TEXT OR DRAWING
- ☒ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☐ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.